

## PCB-design for høy EMC-ytelse

Kurset er rettet mot kretskortdesignere. Det passer både for de som lager kretsskjemaer og de som genererer oppsett (CAD'ere).

Målet med kurset er at deltakerne skal få en detaljert kunnskap om hvordan man designer kretskort for best mulig EMC-ytelse. Med utgangspunkt i et tenkt trusselbilde for systemet et kretskort skal være en del av, går vi gjennom byggeklossene som trengs for å lage et EMC-optimalisert kort. Både begrensning av interferensutslipp og motstand mot ekstern interferens er tatt i betraktning.

Det er en fordel om du tidligere har deltatt på et av kursene Fundamentals of EMC, EMC-design for bil og komponenter eller tilsvarende - men det er ikke et krav.

### Kursinnhold:

- Begreper og definisjoner
- Målsetting med EMC
- Utslippskilder og mekanismer
- Signalspektre
- Kobling av modeller og tiltak
- Skjerming på kretskort
- Filtrering
- Valg av komponenter og kretser
- Strømtilførsel og frakobling på kretskort
- Signalkvalitet
- Overføringslinjer
- Terminering
- Soneinndeling og komponentplassering på kretskort
- Mønsterkortdesign og komponentplassering
- Lagrekkefølge på flerlagskort
- Praktiske eksempler

### Praktisk informasjon:

Kurset holdes i våre kurslokaler i Skullerud Park

Adresse:

Olaf Helsets vei 5, Inng. A

0694 Oslo

### Adkomst:

Lokalene ligger ved Skullerud T-banestasjon med T-bane og bussforbindelse, samt parkering med betaling på parkometer, Easypark eller Apcoa app.